

para resolver los problemas que surjan durante el montaje.

• Valoraci&ocute;n de la memoria final:
comparaci&ocute;n teoría-resultados experimentales,
presentaci&ocute;n del trabajo, puntualidad en su entrega.

• Se puntuará entre cero y dos puntos que se
sumarán a la nota del examen de problemas.</p>
<p>BIBLIOGRAFía.

• Sedra-Smith: Microelectronic circuits, Oxford University Press,
1998
 • P.R.Gray, R.G. Meyer: Analysis and Design of
Analog Integrated Circuits, 3ª Ed., Ed. John Wiley & amp; sons,
1993</p> <p>• L&ocute;pez Villanueva, J.A.,
Jiménez Tejada, J.A., "Fundamentos de Teoría de
Circuitos para Electr&ocute;nica"

• Jiménez Tejada, J.A., L&ocute;pez Villanueva,
J.A., "Problemas de Electr&ocute;nica
Básica"
 </p>