

Asignatura: Electrónica II
Titulación : Ciencias Físicas
Departamento de Electrónica y Tecnología de Computadores
Web: Ir a la web...
Tipo: Obligatoria
Curso: 5
Cuatrimestre: 1
Créditos Teóricos: 2.0
Créditos Prácticos: 4.0
Profesores: Godoy Medina Andrés
Rodríguez Bolívar Salvador

Descripción:

<p> <p>TEMARIO DE TEO&iacute;A DE ELECTR&Oacute;NICA II (5&ordm; F&iacute;SICAS. UNIVERSIDAD DE GRANADA)</p> <p>&nbsp;</p> </p> </div>
**v:shape="_x0000_s3074"> </div>ELECTR&Oacute;NICA ANAL&Oacute;GICA</div> </div>1. Introducci&ocute;n y conceptos b&acute;sicos</div> </div>2. El Diodo y sus aplicaciones</div> </div>3. El Transistor Bipolar</div> </div>4. El Transistor MOSFET</div> </div>5. Amplificador operacional y sus aplicaciones</div> </div>ELECTR&Oacute;NICA DIGITAL</div> </div>6. Introducci&ocute;n a las familias l&ocute;gicas. Par&acute;metros caracter&iacute;sticos</div> </div>7. Familias l&ocute;gicas bipolares. El inversor b&acute;sico TTL. La celda b&acute;sica ECL</div> </div>8. Familias l&ocute;gicas MOS. El inversor NMOS. El inversor CMOS.</div> </div>9. Memorias. Celdas b&acute;sicas SRAM MOS. Celdas b&acute;sicas DRAM. Memorias no-vol&acute;tiles</div> </div> </p> <p>TEMARIO DE PR&Aacute;CTICAS DE ELECTR&Oacute;NICA II (5&ordm; F&iacute;SICAS. UNIVERSIDAD DE GRANADA)</p> <p>1. POLARIZACI&Oacute;N DEL TRANSISTOR BIPOLAR.
 OBJETIVO
 Polarizar un transistor bipolar. Estudio de la estabilidad de diferentes configuraciones.</p> <p>2. TRANSISTOR EN CONMUTACI&Oacute;N. FAMILIA L&Oacute;GICA TTL.
 OBJETIVO
 Introducir los conceptos b&acute;sicos de un sistema digital a trav&eacute;s de la conmutaci&ocute;n de un transistor bipolar: estados l&ocute;gicos, m&acute;rgenes de ruido, retrasos de propagaci&ocute;n.</p> <p>3. AMPLIFICADOR MONOETAPA CON TRANSISTOR BIPOLAR.
 OBJETIVO
 Construir un amplificador con un transistor bipolar en configuraci&ocute;n emisor com&uacute;n y caracterizarlo midiendo una serie de par&acute;metros como son la ganancia en tensi&ocute;n, la resistencia de entrada, la resistencia de salida y la respuesta en frecuencia.</p> <p>4. FILTRO ACTIVO PASO BANDA.
 OBJETIVO
 Construir un filtro paso banda de segundo orden con un amplificador operacional.</p> <p>CRITERIOS DE EVALUACI&Oacute;N.
 &bull;&nbsp;Se valorar&acute;n las respuestas a las preguntas que se plantean en el gui&ocute;n de pr&acute;cticas. Se deber&acute;n presentar al inicio de cada sesi&ocute;n de laboratorio. El alumno debe dejar patente con sus respuestas que se ha preparado la sesi&ocute;n.
 &bull;&nbsp;Valoraci&ocute;n del trabajo en el laboratorio: capacidad**

para resolver los problemas que surjan durante el montaje.

• Valoraci&ocute;n de la memoria final:
comparaci&ocute;n teoría-resultados experimentales,
presentaci&ocute;n del trabajo, puntualidad en su entrega.

• Se puntuará entre cero y dos puntos que se
sumarán a la nota del examen de problemas.</p>
<p>BIBLIOGRAFíA.

• Sedra-Smith: Microelectronic circuits, Oxford University Press,
1998
 • P.R.Gray, R.G. Meyer: Analysis and Design of
Analog Integrated Circuits, 3ª Ed., Ed. John Wiley & sons,
1993</p> <p>• L&ocute;pez Villanueva, J.A.,
Jiménez Tejada, J.A., "Fundamentos de Teoría de
Circuitos para Electr&ocute;nica"

• Jiménez Tejada, J.A., L&ocute;pez Villanueva,
J.A., "Problemas de Electr&ocute;nica
Básica"
 </p>