Asignatura: Electrónica II
Titulación : Ciencias Físicas
Departamento de Electrónica y Tecnología de Computadores
Web:Ir a la web...
Tipo: Obligatoria
Curso: 5
Cuatrimestre: 1
Créditos Teóricos: 2.0
Créditos Prácticos: 4.0
Profesores: Godoy Medina Andrés
Rodríguez Bolívar Salvador

Descripción:
**<p> <p>TEMARIO DE TEOÍA DE ELECTRÓNICA II (5º FÍSICAS. UNIVERSIDAD DE GRANADA)</p> <p> </p> <div v:shape="_x0000_s3074"> <div>ELECTRÓNICA ANALÓGICA</div> <div>1. Introducción y conceptos básicos</div> <div>2. El Diodo y sus aplicaciones</div> <div>3. El Transistor Bipolar</div> <div>4. El Transistor MOSFET</div> <div>5. Amplificador operacional y sus aplicaciones</div> <div>ELECTRÓNICA DIGITAL</div> <div>6. Introducción a las familias lógicas. Parámetros característicos</div> <div>7. Familias lógicas bipolares. El inversor básico TTL. La celda básica ECL</div> <div>8. Familias lógicas MOS. El inversor NMOS. El inversor CMOS.</div> <div>9. Memorias. Celdas básicas SRAM MOS. Celdas básicas DRAM. Memorias no-volátiles</div> </div> </p> <p>TEMARIO DE PRÁCTICAS DE ELECTRÓNICA II (5º FÍSICAS. UNIVERSIDAD DE GRANADA)</p> <p>1. POLARIZACIÓN DEL TRANSISTOR BIPOLAR.
 OBJETIVO
 Polarizar un transistor bipolar. Estudio de la estabilidad de diferentes configuraciones.</p> <p>2. TRANSISTOR EN CONMUTACIÓN. FAMILIA LÓGICA TTL.
 OBJETIVO
 Introducir los conceptos básicos de un sistema digital a través de la conmutación de un transistor bipolar: estados lógicos, márgenes de ruido, retrasos de propagación.</p> <p>3. AMPLIFICADOR MONOETAPA CON TRANSISTOR BIPOLAR.
 OBJETIVO
 Construir un amplificador con un transistor bipolar en configuración emisor común y caracterizarlo midiendo una serie de parámetros como son la ganancia en tensión, la resistencia de entrada, la resistencia de salida y la respuesta en frecuencia.</p> <p>4. FILTRO ACTIVO PASO BANDA.
 OBJETIVO
 Construir un filtro paso banda de segundo orden con un amplificador operacional.</p> <p>CRITERIOS DE EVALUACIÓN.
 • Se valorarán las respuestas a las preguntas que se plantean en el guión de prácticas. Se deberán presentar al inicio de cada sesión de laboratorio. El alumno debe dejar patente con sus respuestas que se ha preparado la sesión.
 • Valoración del trabajo en el laboratorio: capacidad**

**para resolver los problemas que surjan durante el montaje.
 • Valoración de la memoria final: comparación teoría-resultados experimentales, presentación del trabajo, puntualidad en su entrega.
 • Se puntuará entre cero y dos puntos que se sumarán a la nota del examen de problemas.</p> <p>BIBLIOGRAFÍA.
 • Sedra-Smith: Microelectronic circuits, Oxford University Press, 1998
 • P.R.Gray, R.G. Meyer: Analysis and Design of Analog Integrated Circuits, 3ª Ed., Ed. John Wiley & sons, 1993</p> <p>• López Villanueva, J.A., Jiménez Tejada, J.A., "Fundamentos de Teoría de Circuitos para Electrónica"
 • Jiménez Tejada, J.A., López Villanueva, J.A., "Problemas de Electrónica Básica"
  </p>**